

## 3 节/4 节串联用电池保护 IC

### 1. 简介

< A, & ) \* 系列内置高精度电压检测电路和延迟电路, 是用于 3 节或 4 节串联锂离子/聚合物可充电电池保护的 IC。通过 SEL 端子的切换, 可用来保护 3 节或 4 节串联电池。内置充放电 NTC 高低温保护功能。

### 2. 特性

- 高精度电压检测保护\*1
  - ◇ 过充检测电压  $V_{CU}$ : 内部配置: 3.5V ~ 4.1V, (50mV 步进); 4.1V ~ 4.575V, (25mV 步进)  
精度:  $\pm 25mV$
  - ◇ 过充恢复电压  $V_{CL}$ : 内部配置: 3.45V ~ 4.05V, (100mV 步进); 4.05V ~ 4.4V, (50mV 步进)  
精度:  $\pm 50mV$
  - ◇ 过放检测电压  $V_{DL}$ : 内部配置: 1.8V ~ 2V, (50mV 步进); 2V ~ 3V, (100mV 步进)  
精度:  $\pm 80mV$
  - ◇ 过放恢复电压  $V_{DR}$ : 内部配置: 2V ~ 3.1V, (100mV 步进)  
精度:  $\pm 100mV$
- 三段放电过电流检测功能
  - ◇ 过电流检测电压 1: 精度 $\pm 0.01V$   
可设置: 0.03 ~ 0.34V, 10mV 步进

- ◇ 过电流检测电压 2: 精度 $\pm 0.05V$   
可设置: 0.35 ~ 0.7V, 50mV 步进
  - ◇ 过电流检测电压 3:  $1.2V \pm 0.3V$
  - 通过外接电容可设置过充电检测延迟时间、过放电检测延迟时间和过流检测延迟时间 1 (过流检测延迟时间 2 和流检测延迟时间 3 内部分别固定为 1ms 和 200 $\mu s$ )
  - 充电过流保护 (20ms 固定延迟时间)
  - 通过 SEL 端子可以实现 3 节/4 节电池切换
  - 充放电 NTC 高低温保护  
对应热敏电阻: 103AT  $\beta = 3435$ 
    - ◇ 放电低温保护阈值: 内部可配:  $-5^{\circ}C \sim -20^{\circ}C$ , 5 $^{\circ}C/step$
    - ◇ 放电高温保护阈值: 内部可配:  $50^{\circ}C \sim 65^{\circ}C$ , 5 $^{\circ}C/step$
    - ◇ 充电低温保护阈值: 内部可配:  $-5^{\circ}C \sim -20^{\circ}C$ , 5 $^{\circ}C/step$
    - ◇ 充电高温保护阈值: 内部可配:  $50^{\circ}C \sim 65^{\circ}C$ , 5 $^{\circ}C/step$
  - 超低功耗:
    - ◇ 工作模式: 20 $\mu A$
    - ◇ 关断模式: 4 $\mu A$
  - 封装: TSSOP-16
- ### 3. 应用
- 锂离子可充电电池组
  - 聚合物可充电电池组

\*1 具体不同产品保护监测电压值请参考产品型号列表

## 4. 引脚定义

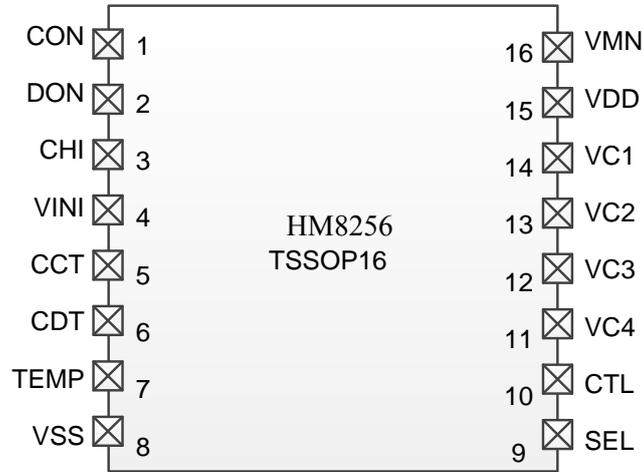


图 1 <A, &)\* 引脚图

表 1 引脚说明

引脚号	名称	描述
1	CON	充电控制用 FET 门极连接端子（开漏极输出）
2	DON	放电控制用 FET 门极连接端子（CMOS 输出）
3	CHI	充电器检测端
4	VINI	过放电流 1、2 检测，过充电检测端子
5	CCT	过充电检测延迟电容连接端子
6	CDT	过放电检测延迟、过流检测延迟电容连接端子
7	TEMP	充放电 NTC 高低温保护端子
8	VSS	负电源输入端子、VC4 的负电压连接端子
9	SEL	3 节/4 节电池选择端子。VSS: 3 节, VDD: 4 节
10	CTL	充电和放电 FET 控制端子。VSS: 使能, VDD: 关闭
11	VC4	电池 3 的负电压、电池 4 的正电压连接端子
12	VC3	电池 2 的负电压、电池 3 的正电压连接端子
13	VC2	电池 1 的负电压、电池 2 的正电压连接端子
14	VC1	电池 1 的正电压连接端子
15	VDD	电源输入端子
16	VMN	负载检测端子

## 5. 极限参数

参数	符号	值	单位
VDD 输入电压	$V_{DD}$	$V_{SS} - 0.3 \sim V_{SS} + 26$	V
输入电压	VC1、VC2、VC3、VC4、 CTL、SEL、DON、CON、 VMN、CHI	$V_{SS} - 0.3 \sim V_{DD} + 0.3$	V
	VINI、CCT、CDT、TEMP	$V_{SS} - 0.3 \sim V_{SS} + 12$	V
工作温度	$T_{opr}$	-40 ~ +80	°C
存储温度范围	$T_{stg}$	-40 ~ +125	°C
热阻（结温到环境）	$\theta_{JA}$	50	°C/W
人体模型（HBM）	ESD	2	kV

\*高于绝对最大额定值部分所列数值的应力有可能对器件造成永久性的损害，在任何绝对最大额定值条件下暴露的时间过长都有可能影响器件的可靠性和使用寿命。

## 6. 电气特性

(除特别说明, Ta=25℃)

参数	符号	测试条件	最小值	典型值	最大值	单位
<b>检测电压</b>						
过充电压 n	V <sub>CU</sub>	3.5 ~ 4.575V	V <sub>CU</sub> -0.025	V <sub>CU</sub>	V <sub>CU</sub> +0.025	V
过充恢复电压 n	V <sub>CL</sub>	3.4 ~ 4.5V	V <sub>CL</sub> -0.05	V <sub>CL</sub>	V <sub>CL</sub> +0.05	V
过放电压 n	V <sub>DL</sub>	1.8 ~ 3.0V	V <sub>DL</sub> -0.08	V <sub>DL</sub>	V <sub>DL</sub> +0.08	V
过放恢复电压 n	V <sub>DR</sub>	2.0 ~ 3.1V	V <sub>DR</sub> -0.1	V <sub>DR</sub>	V <sub>DR</sub> +0.1	V
放电过流检测电压 1	V <sub>IOV1</sub>	0.03 ~ 0.34V	V <sub>IOV1</sub> -0.01	V <sub>IOV1</sub>	V <sub>IOV1</sub> +0.01	V
放电过流检测电压 2	V <sub>IOV2</sub>	0.35 ~ 0.70V	V <sub>IOV2</sub> -0.05	V <sub>IOV2</sub>	V <sub>IOV2</sub> +0.05	V
放电过流检测电压 3	V <sub>IOV3</sub>	—	V <sub>vc1</sub> -1.5	V <sub>vc1</sub> -1.2	V <sub>vc1</sub> -0.9	V
充电过流检测	V <sub>CIOV</sub>	0.03 ~ 0.34V	V <sub>CIOV</sub> -0.01	V <sub>CIOV</sub>	V <sub>CIOV</sub> +0.01	V
<b>延迟时间</b>						
过充电压保护延迟时间	t <sub>CU</sub>	CCT 端电容 0.1uF	0.5	1.0	1.5	s
过放电压保护延迟时间	t <sub>DL</sub>	CDT 端电容 0.1uF	50	100	150	ms
放电过流保护延迟时间 1	t <sub>IOV1</sub>	CDT 端电容 0.1uF	5	10	15	ms
放电过流保护延迟时间 2	t <sub>IOV2</sub>	—	0.4	1.0	1.6	ms
短路保护延迟时间	t <sub>IOV3</sub>	—	100	200	300	μs
充电过流保护延迟时间	t <sub>CIOV</sub>	—	10	20	30	ms
<b>功耗</b>						
正常工作电流	I <sub>OPE</sub>	V1=V2=V3=V4=3.5		20	25	μA
关断电流	I <sub>PDN</sub>	V1=V2=V3=V4=1.5		4.0	5.0	μA
<b>其他</b>						
VMN 下拉电阻	R <sub>VMS</sub>		0.5	1	1.5	MΩ
VMN 上拉电阻	R <sub>VMD</sub>		450	900	1800	kΩ
TEMP 电流	I <sub>TEMP</sub>		19	20	21	uA
DON 电压	V <sub>DON1</sub>		7	7.5	8	V
	V <sub>DON2</sub>		10	11	12	V

## 7. 功能框图

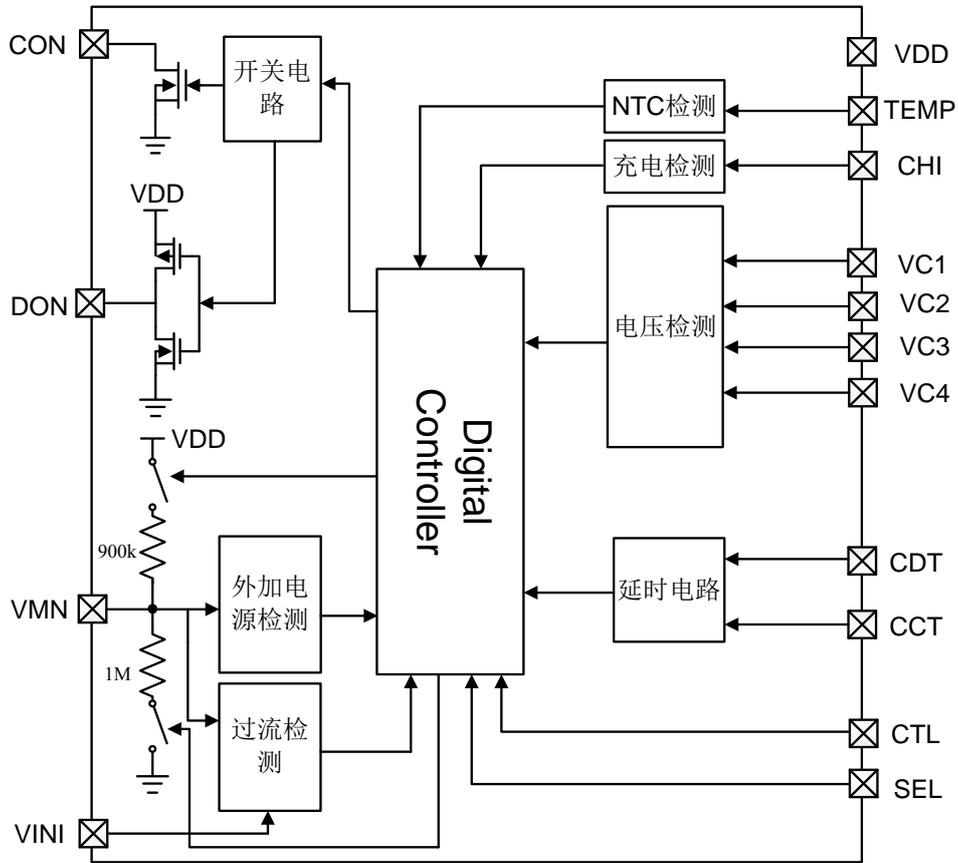


图 2 < A, & ) \* 功能框图

## 8. 功能描述

### 8.1. 正常状态

所有电池电压都在  $V_{DL}$  与  $V_{CU}$  之间，放电电流比过流值低（ $V_{INI}$  端电压比  $V_{IOV1}$ 、 $V_{IOV2}$  低，并且  $V_{MP}$  端电压比  $V_{IOV3}$  高）的情况下， $CON$  和  $DON$  拉高，充电和放电  $FET$  导通，IP3255 处于正常工作状态。

### 8.2. 过充电状态

任何一个电池电压比  $V_{CU}$  高，这种状态保持在  $t_{CU}$  以上的情况下， $CON$  端子变为高阻抗。 $CON$  端子通过外接电阻上拉到  $EB-$ ，所以充电  $FET$  关闭，从而停止充电。过充电状态在满足下述的 2 个条件的一个的情况下被解除：

- (1) 所有电池电压都在  $V_{CL}$  以下时
- (2) 所有电池电压都在  $V_{CU}$  以下，并且  $VMN$  端子电压大于  $1/40 \times V_{DD}$  时(负载被连接，通过充电用  $FET$  的体二极管开始放电)

### 8.3. 过放电状态

任何一个电池电压比  $V_{DL}$  低，这种状态保持在  $t_{DL}$  以上的情况下， $DON$  端子的电压变为  $V_{SS}$  电位， $CON$  变为高阻，放电  $FET$  关闭，而停止放电。变为过放电状态后， $VMN$  端子被 IC 内部的  $R_{VMP}$  电阻上拉至  $V_{DD}$ 。如果连接充电器，当所有电池电压都在  $V_{DL}$  以上时，过放电状态将被解除。

### 8.4. 过电流状态

HM8256 系列有 3 种放电过电流检测电位( $V_{IOV1}$ 、 $V_{IOV2}$  以及  $V_{IOV3}$ )以及对应各电位的过电流检测延迟时间( $t_{IOV1}$ 、 $t_{IOV2}$  以及  $t_{IOV3}$ )。放电电流比一定值大( $V_{SS}$  和  $V_{INI}$  的电压差比  $V_{IOV1}$  大) 的情况下，这种状态保持在  $t_{IOV1}$  以上时，进入过电流状态。在过电流状态， $DON$  端子的电压变为  $V_{SS}$  电位，放电  $FET$  关闭，从而停止放电。另外， $CON$  端子变为高阻抗，充电用  $FET$  关闭。 $VMN$  通过内部电阻  $R_{VMS}$  被下拉至  $V_{SS}$ 。过电流检测电位 2 ( $V_{IOV2}$ ) 以及过电流检测延迟时间 ( $t_{IOV2}$ )的情况  $V_{IOV1}$  以及  $t_{IOV1}$  的工作情况是相同的。过流状态的在连接充电器或者负载电流小于  $10\mu A$ ， $VMN$  电压在大于  $V_{IOV3}$  时解除。

HM8256 内置充电过电流检测，充电电流比一定值大( $V_{INI}$  和  $V_{SS}$  的电压差比  $V_{CIOV}$  大) 的情况下，这种状态保持在  $t_{CIOV}$  以上时，进入充电过电流状态。在过电流状态， $CON$  端子的电压变为高阻，充电  $FET$  关闭，从而停止充电。拔出充电器后，充电过流状态解除。

## 8.5. NTC 温度保护

HM8256 内置充放电高低温保护功能。从 TEMP 引脚放出检测电流，通过检测电流流经 NTC 电阻后产生的压降决定是否进行相应的保护。当充电时电池温度高于高温保护阈值或者低于低温保护阈值，CON 浮空，充电 MOS 管关闭，从而停止充电。类似的，当放电时电池温度高于高温保护阈值或者低于低温保护阈值，DON 拉低，放电 MOS 管关闭，从而停止放电。

所匹配的热敏电阻型号为 103AT ( $\beta = 3435$ )，具体保护值详见型号列表。

## 8.6. 延迟时间设置

过充电检测延迟时间( $t_{CU}$ )可以通过连接在 CCT 端子的外接电容来设置。过放电检测延迟时间( $t_{DL}$ )以及过电流检测延迟时间 1( $t_{IOV1}$ )可以通过连接在 CDT 端子的外接电容来设置。各延迟时间由下述的公式来计算出来。过电流检测延迟时间 2 以及 3 ( $t_{IOV2}$ ,  $t_{IOV3}$ )在 IC 内部固定。

$$t_{CU}(s) = 10 \times C_{CCT}(\mu F)$$

$$t_{DL}(s) = 1 \times C_{CDT}(\mu F)$$

$$t_{IOV1}(s) = 0.1 \times C_{CDT}(\mu F)$$

## 8.7. CTL 和 SEL 设置

CTL 用于 DOP 和 COP 的使能控制。SEL 用于电池节数选择。具体设置如表 3、表 4 所示。

表 3 CTL 状态设置

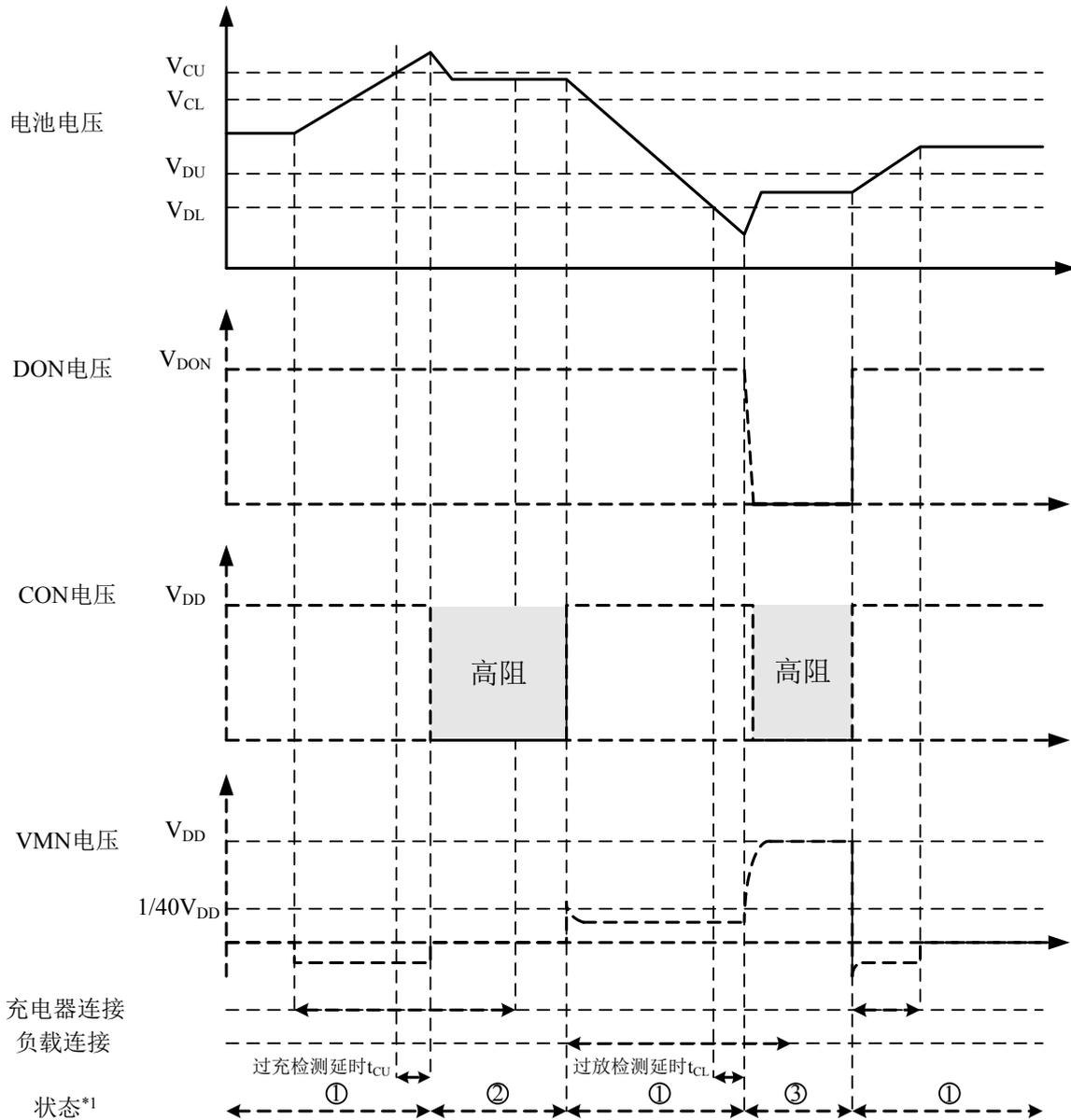
CTL	COP	DOP
High	高阻	GND
Open	高阻	GND
Low	Normal	Normal

表 4 SEL 状态设置

SEL	电池节数
High	4 节
Open	NA
Low	3 节

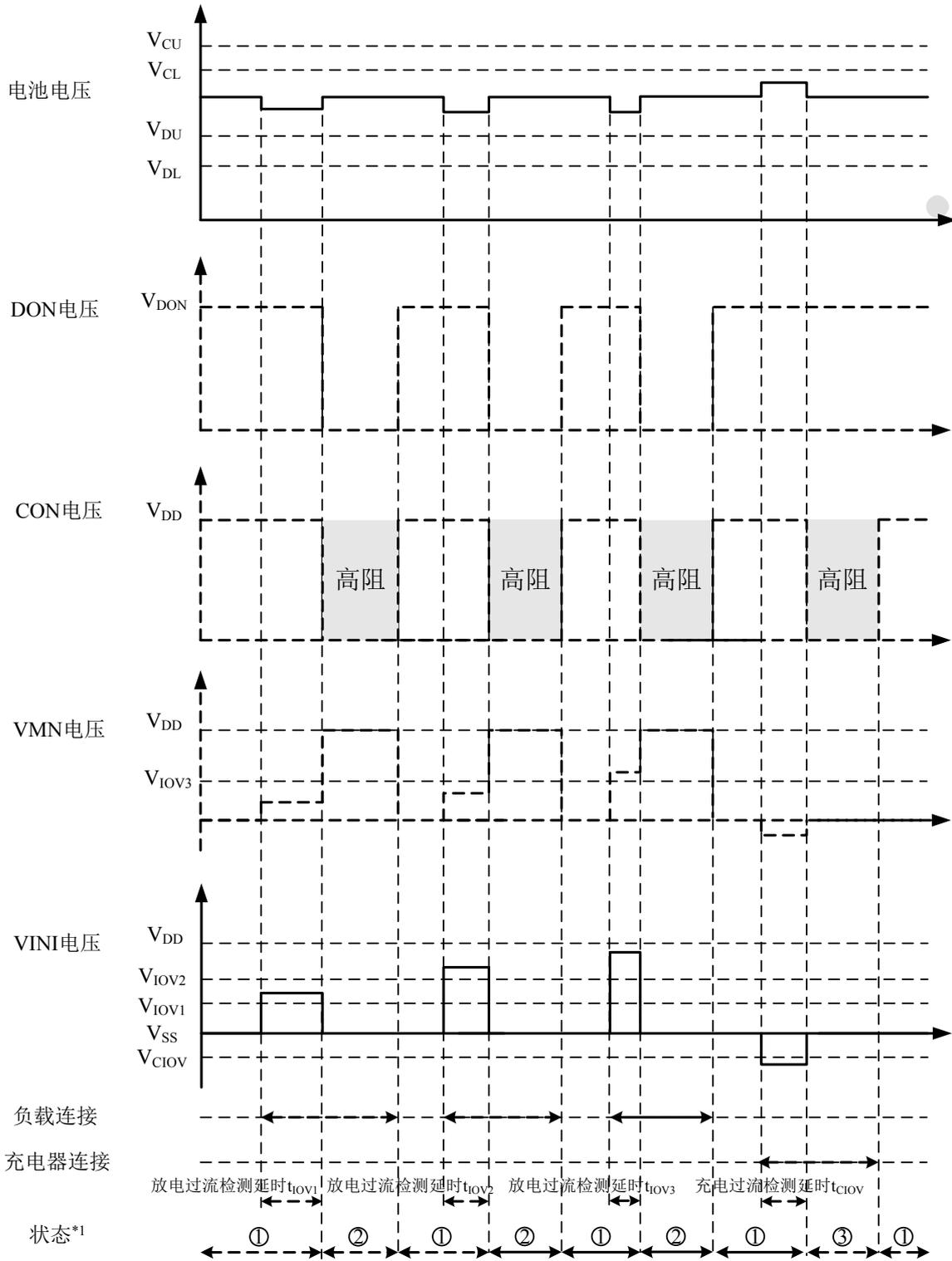
## 9. 时序图

### 9.1. 过充电检测、过放电检测



- \*1 ①: 正常状态  
 ②: 过充状态  
 ③: 过放状态

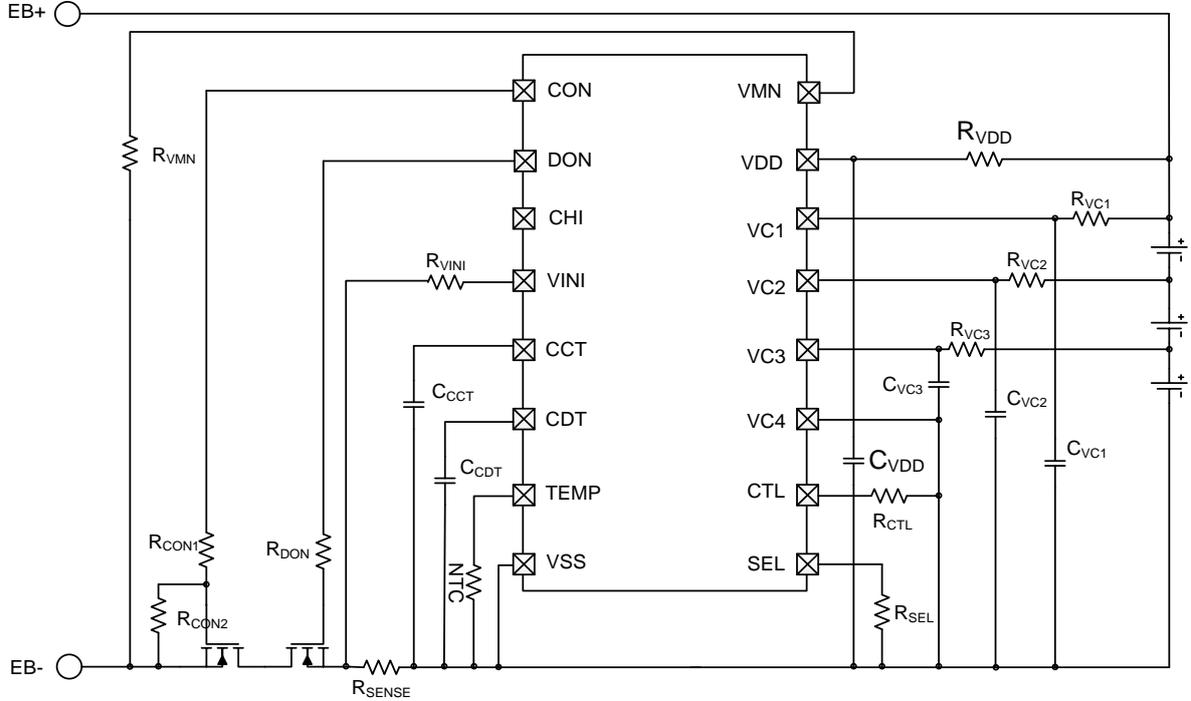
9.2. 过电流检测



\*1 ①: 正常状态  
 ②: 放电过电流状态  
 ③: 充电过电流状态

## 10. 典型应用原理图

1. 3 节串联，具体外围元件参数请参考表 3



2. 4 节串联，具体外围元件参数请参考表 3

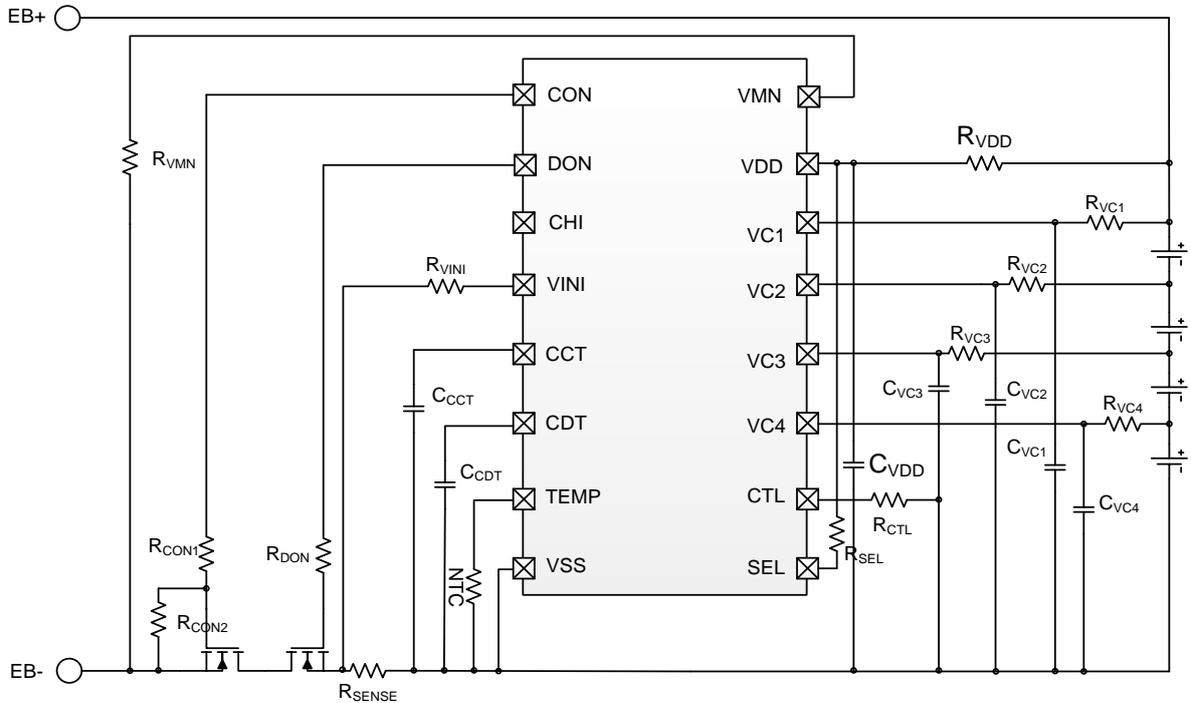


表 3 外接元件参数

符号	最小值	典型值	最大值	单位
$R_{VC1}$ 、 $R_{VC2}$ 、 $R_{VC3}$ 、 $R_{VC4}$	0	1	1	kΩ
$R_{DON}$	1	5.1	100	kΩ
$R_{CON1}$	0.1	1	3	MΩ
$R_{CON2}$	0.1	0.6	1	MΩ
$R_{VMN}$	1	5.1	10	kΩ
$R_{CTL}$	1	1	100	kΩ
$R_{SEL}$	1	1	10	kΩ
$R_{VINI}$	1	1	100	kΩ
$R_{SENSE}$	0	—	—	mΩ
$R_{VDD}$	10	51	51	Ω
$C_{VC1}$ 、 $C_{VC2}$ 、 $C_{VC3}$ 、 $C_{VC4}$	0	0.1	0.33	μF
$C_{CCT}$	0.01	0.1	—	μF
$C_{CDT}$	0.07	0.1	—	μF
$C_{VDD}$	1	2.2	10	μF

## 11. 封装信息

TSSOP-16 封装。具体尺寸参数如下：

单位：mm

